



日本国特許庁
PATENT OFFICE
JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されて
る事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed
in this Office.

出願年月日
Date of Application:

1999年12月14日

願番号
Application Number:

平成11年特許願第354524号

願人
Applicant(s):

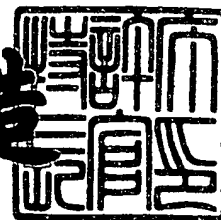
松下電器産業株式会社

RECEIVED
FEB 07 2002
Technology Center 2600

2000年10月13日

特許庁長官
Commissioner,
Patent Office

及川耕造



出証番号 出証特2000-3084442

【書類名】 特許願

【整理番号】 2054510250

【提出日】 平成11年12月14日

【あて先】 特許庁長官殿

【国際特許分類】 G06F 7/00

【発明者】

【住所又は居所】 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内

【氏名】 ▲よし▼田 順二

【発明者】

【住所又は居所】 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内

【氏名】 重里 達郎

【発明者】

【住所又は居所】 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内

【氏名】 山田 正純

【特許出願人】

【識別番号】 000005821

【氏名又は名称】 松下電器産業株式会社

【代理人】

【識別番号】 100092794

【弁理士】

【氏名又は名称】 松田 正道

【電話番号】 06-6397-2840

【手数料の表示】

【予納台帳番号】 009896

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9006027

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 IEEE 1394 上のデータ受信装置における受信方法

【特許請求の範囲】

【請求項 1】 IEC 61883 準拠のデータ受信装置と、IEC 61883 準拠のデータ送信装置とが IEEE 1394 バスに接続されている場合、

前記データ受信装置が、IEEE 1394 インタフェースと、前記 IEEE 1394 バスに接続されている機器の全部または一部を制御する機器制御手段とを有するパーソナルコンピュータである場合、

前記データ受信装置は、受信開始指示を受け取ると、前記データ送信装置がブロードキャスト伝送を用いて出力データを前記 IEEE 1394 バスに出力しているかどうかを判断し、

前記データ送信装置がブロードキャスト伝送を用いて前記出力データを前記 IEEE 1394 バスに出力している場合に、

前記データ受信装置は前記データ送信装置にポイントツーポイント接続を張らずに前記出力データの受信を行うことを特徴とする受信方法。

【請求項 2】 前記データ送信装置は、出力制御レジスタを保有しており、

前記出力制御レジスタには、ブロードキャスト伝送を行っているかどうかを示すフラグと、前記出力データをどのチャンネルに出力するかを示すチャンネル番号とが含まれており、

前記データ受信装置が、前記パーソナルコンピュータである場合、

前記データ受信装置は、前記フラグを読むことにより、前記データ送信装置がブロードキャスト伝送を用いて前記出力データを前記 IEEE 1394 バスに出力しているかどうかを判断し、

前記データ送信装置がブロードキャスト伝送を用いて前記出力データを前記 IEEE 1394 バスに出力している場合には、

前記データ受信装置は、前記チャンネル番号の変更を行わず、前記チャンネル番号に記述されているチャンネルから前記出力データを受信することを特徴とする請求項 1 記載の受信方法。

【請求項 3】 前記データ送信装置は、出力制御レジスタを保有しており、

前記出力制御レジスタには、内部にブロードキャスト伝送を行っているかどうかを示すフラグと、出力データをどのチャンネルに出力するかを示すチャンネル番号とが含まれており、

前記データ受信装置が、前記パーソナルコンピュータである場合、

前記データ受信装置は、前記フラグを読むことにより、前記データ送信装置がブロードキャスト伝送を用いて前記出力データを前記 I E E E 1 3 9 4 バスに出力しているかどうかを判断し、

前記データ受信装置は、前記チャンネル番号を任意の値 N (N は 0 から 6 3 までの整数) に変更した後、チャンネル番号が前記 N であるチャンネルから前記出力データを受信することを特徴とする請求項 1 記載の受信方法。

【請求項 4】 前記データ送信装置が前記出力データを I E E E 1 3 9 4 バスに出力していない場合、

前記データ受信装置が、前記パーソナルコンピュータである場合、

前記データ受信装置は前記データ送信装置にポイントツーポイント接続を張った後、前記データ送信装置が前記出力データを前記 I E E E 1 3 9 4 バスに出力を開始すると同時に、前記データ受信装置は前記出力データの受信を行うことを特徴とする請求項 2 または 3 記載の受信方法。

【請求項 5】 前記 I E E E 1 3 9 4 バスには、I E C 6 1 8 8 3 準拠の第 2 のデータ受信装置が接続されており、

前記データ送信装置が、前記第 2 のデータ受信装置に対しポイントツーポイント接続を張られているまたは張っている状態で、かつブロードキャスト伝送を用いずに、前記 I E E E 1 3 9 4 バスに前記出力データの出力を行っている場合には、

前記データ受信装置が、前記パーソナルコンピュータである場合、

前記データ受信装置は前記データ送信装置にポイントツーポイント接続を張り、前記出力データの受信を行うことを特徴とする請求項 2 から 4 のいずれかに記載の受信方法。

【請求項 6】 前記データ送信装置は、家庭用デジタル V C R であることを特徴とする請求項 1 から 5 のいずれかに記載の受信方法。

【請求項 7】 前記データ送信装置は、MPEGデータを出力するセットトップボックスであることを特徴とする請求項 1 から 5 のいずれかに記載の受信方法。

【請求項 8】 請求項 1 から 7 のいずれかに記載の受信方法の全部または一部のステップの全部または一部の動作をコンピュータにより実行させるためのプログラム及び／またはデータを記録した記録媒体であって、

コンピュータにより読み取り可能なことを特徴とするプログラム記録媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明はIEEE 1394上のデータ受信装置における受信方法に関するものである。

【0002】

【従来の技術】

LSI技術の向上に伴って映像情報や音声情報をデジタル化して伝送するネットワークが開発されつつある。映像信号や音声信号はリアルタイムで再生される必要があるため、リアルタイム伝送が可能なネットワークが必要となる。

【0003】

このようなリアルタイム伝送に適したネットワークとしてIEEE 1394というネットワークが提案、規格化されている。IEEE 1394はシリアル伝送を行う高速バスシステムで、データを同期伝送できるため、リアルタイム伝送が可能である。

【0004】

IEEE 1394は、家庭用デジタルVCR（以下DVと記述）を始め、多くのデジタル映像音声機器（以下AV機器と記述）に外部用インタフェースとして搭載されようとしている。例えばDVにおいては、IEEE 1394を用いることにより、外部機器からDVの動作制御を行ったり、また外部機器とDVとの間でのデータ伝送を行うことができる。

【0005】

また I E E E 1 3 9 4 を用いて、D V のような A V 機器のデータを伝送したり、機器制御を行うためのプロトコルとして I E C 6 1 8 8 3 が規格化されている。

【 0 0 0 6 】

一方パーソナルコンピュータ（以下 P C と記述）においても、標準 O S である M i c r o s o f t 社の W i n d o w s 9 8 などに正式に I E E E 1 3 9 4 がサポートされるようになったことにより、P C の世界でも I E E E 1 3 9 4 は急速に普及しつつある。

【 0 0 0 7 】

こうした P C と D V などの A V 機器との融合が進められてきている。

【 0 0 0 8 】

さて、D V から出力されるデータを、P C で受信する方法について、図 1 から図 9 および図 1 2 から図 1 5 を用いて説明する。

【 0 0 0 9 】

図 1 は、I E E E 1 3 9 4 バス上に接続された P C と D V を示す図である。図 1 において、101 は P C 、102 は D V 、103 はアプリケーション、104 は D V 用ドライバ、105 は I E E E 1 3 9 4 ドライバ、106 は I E E E 1 3 9 4 インタフェース、107 はデータ出力部、108 は o P C R [0]、109 は I E E E 1 3 9 4 インタフェース、110 は I E E E 1 3 9 4 バス、111 は D V データ、112 は C I P 、114 は動作指示、115 は I E E E 1 3 9 4 ドライバ 105 へのリクエスト、116 はリクエスト 115 に対する応答、117 はレジスタデータである。

【 0 0 1 0 】

図 2 は、C I P 112 の構成例である。図 2 において、201 はパケットデータ、202 は C I P ヘッダである。C I P ヘッダ 202 には、データを出力している機器のノード番号を示す S I D (s o u r c e n o d e I D) フィールドや、またどのようなデータが伝送されているかを示す情報が記述されている。データを受信する機器は、S I D フィールドを参照することによって送信機器が誰であるかを判断することが出来、後述するブロードキャスト伝送やポイントツーポイント伝送の接続管理を行う際に活用される。

【0011】

図3は、アイソクロナスパケットの構成例である。図3において、301はアイソクロナスヘッダ、302はヘッダCRC、303はデータCRCである。アイソクロナスヘッダ301には、データを伝送するチャンネルが記述されている。

【0012】

図4は、oPCRの構成である。図4から明らかなように、oPCRには、ブロードキャストコネクションカウンタ（broadcast connection counter）、ポイントツーポイントコネクションカウンタ（point to point connection counter）、チャンネル番号（channel number）などが記述されている。

【0013】

図5は、iPCRの構成である。図5から明らかなように、iPCRにも、ブロードキャストコネクションカウンタ（broadcast connection counter）、ポイントツーポイントコネクションカウンタ（point to point connection counter）、チャンネル番号（channel number）などが記述されている。

【0014】

図6は、IEC61883におけるブロードキャスト伝送の概念図である。図6において、601は受信装置、602は送信装置である。

【0015】

図7は、IEC61883におけるポイントツーポイント伝送の概念図である。

【0016】

図8は、IEC61883におけるブロードキャスト伝送とポイントツーポイント伝送とが同時に行われているときの状態を表す概念図である。

【0017】

図9は、送信装置602のoPCR[0]、および受信装置601のiPCR[0]の値の一例である。すなわち、図9では、送信装置602のoPCR[0]、及び受信装置601のiPCR[0]の値の一例が、初期状態、図6の状態（ブロードキ

キャスト伝送を行っている時の状態)、図7の状態(ポイントツーポイント伝送を行っている時の状態)、図8の状態(同時にブロードキャスト伝送とポイントツーポイント伝送を行っている時の状態)に分けて示されている。これについては後述する。

【0018】

図12から図15は、oPCR[0]108内の値がどのように書き替えられていくかを示す遷移表である。bccはbroadcast connection counterを、p2pはpoint-to-point connection counterを表す。

【0019】

まずIEC61883におけるブロードキャスト伝送およびポイントツーポイント伝送の概念について説明する。

【0020】

ブロードキャスト伝送は、図6に示すように、送信装置602は例えばチャンネル番号63(以下ch63と記述)に出力するだけで、どの機器が出力されたデータを受信するかは一切気にしない。一方、受信装置601は、ch63に伝送されているデータを吸い上げるだけで、そのデータを出力したのがどの機器であるかを気にする必要はない。

【0021】

これに対してポイントツーポイント伝送は、送信する機器と受信する機器を明確にすることで、図7に示すように送信装置602と受信装置601との間で1対1のデータ伝送を行うものである。必要に応じて、例えば送信する機器が同じポイントツーポイント伝送を複数同時に行うことで、1対多数の伝送を行うことも可能である。

【0022】

またブロードキャスト伝送とポイントツーポイント伝送とを同時に行うことも可能である。例えば図8に示すように、送信装置602はch63にブロードキャストでデータを出力すると同時に、受信装置601にポイントツーポイント伝送で1対1の伝送も行うことが可能である。

【0023】

次に I E C 6 1 8 8 3 において、どのようにブロードキャスト接続およびポイントツーポイント接続を行うかを説明する。

【0024】

I E C 6 1 8 8 3 準拠の送信装置602は、出力制御用レジスタとして o P C R (output plug control register)を持っている。同じく I E C 6 1 8 8 3 準拠の受信装置601は、入力制御用レジスタとして i P C R (input plug control register)を持っている。o P C R の構成は図4に、i P C R の構成は図5のようになっている。o P C R および i P C R は複数個持つことが可能であり、N番目のレジスタを o P C R [N] もしくは i P C R [N] と表記する。ここでは0番目のレジスタを使用するものとして、送信装置602の o P C R [0] および受信装置601の i P C R [0] について考える。

【0025】

まず初期状態すなわち何も接続されていない状態では、図9の初期状態の欄に示すように、o P C R [0] の b c c、p 2 p 共に0であり、また同様に i P C R [0] の b c c、p 2 p も共に0である。channel number には、初期値の一例として、63が入っているものとする。

【0026】

送信装置602があるチャンネルにブロードキャスト伝送で出力を行う場合には、o P C R [0] の b c c に1を代入する。同様に受信装置601がブロードキャスト伝送で入力を行う場合には、i P C R [0] の b c c に1を代入する。すなわち図6のようなブロードキャスト伝送が行われているときには、送信装置602の o P C R [0] および受信装置601の i P C R [0] の b c c、p 2 p、channel number のそれぞれの値は、図9の中の図6の欄のようになっている。もちろん送信装置602が出力したデータを受信装置601が受信するには、channel number が同じである必要がある。送信装置602がブロードキャスト伝送での出力を終了する場合には、o P C R [0] の b c c を0に戻す。同様に受信装置601がブロードキャスト伝送での入力を終了する場合には、i P C R [0] の b

c c を 0 に戻す。

【 0 0 2 7 】

送信装置602と受信装置601とがポイントツーポイントで伝送を行うときには、いずれかの機器(送信装置602でも受信装置601でもあるいは第3の機器のいずれであっても構わない)が、送信装置602の o P C R [0] の p 2 p に 1 を加算し、同時に受信装置601の i P C R [0] の p 2 p にも 1 を加算する。すなわち図7のようなポイントツーポイント伝送が行われているときには、送信装置602の o P C R [0] および受信装置601の i P C R [0] の b c c、p 2 p、channel number のそれぞれの値は、図9の中の図6の欄のようにになっている。

【 0 0 2 8 】

ここでは受信装置601の i P C R [0] および送信装置602の o P C R [0] の channel number は共に 6 3 のままで伝送を行ったが、必要であればポイントツーポイント伝送を張った機器は受信装置601の i P C R [0] および送信装置602の o P C R [0] の channel number を共に 0 ~ 6 2 までのいずれかの値に変更し、ポイントツーポイント伝送を別のチャンネルで行うようにすることも可能である。

【 0 0 2 9 】

送信装置602と受信装置601との間のポイントツーポイント伝送を終了するときには、そのポイントツーポイント接続を張った機器が、送信装置602の o P C R [0] の p 2 p から 1 減算し、同時に受信装置601の i P C R [0] の p 2 p から 1 減算する。

【 0 0 3 0 】

ブロードキャスト伝送とポイントツーポイント伝送を同時に行う場合には、それぞれの接続を行うときに上記動作を同じように行えばよい。例えば図8のように送信装置602が c h 6 3 にブロードキャストで出力を行うと同時に受信装置601に対してポイントツーポイントでデータ伝送を行っているときには、図9の図8の欄に示すように、送信装置602の o P C R [0] の b c c および p 2 p の値は共に 1 になっている。このとき受信装置601の i P C R [0] の p 2 p は 1 になっている。ただし受信装置601は同時に必ずブロードキャストで受信する必要はないので

、iPCR[0]のbccを1にするかどうかは受信装置601に任されている。

【0031】

ところで、ブロードキャスト伝送であろうと、ポイントツーポイント伝送であろうと、IEEE1394バス110上で伝送を行う場合には、チャンネルおよび帯域の2つのリソースを確保する必要がある。IEC61883では、あるチャンネルにおいていずれかの接続を最初に行った機器がこれらのリソースを確保し、最後に接続を切った機器がこれらのリソースを解放しなければならないことになっている。

【0032】

さて、送信装置であるDV102からPC101にデータを伝送する方法について説明する。

【0033】

まずDV102の動作について説明する。

【0034】

DV102は再生開始指示を受けると、oPCR[0]108内のbccに1を代入する。データ出力部107は、DVデータ111をIEEE1394インタフェース109に出力を開始する。IEEE1394インタフェース109は受け取ったDVデータ111を分割したパケットデータ201に、CIPヘッダ202を付加し図2のようなCIP112を作成し、さらにアイソクロナスヘッダ301、ヘッダCRC302およびデータCRC303を付加し図3のようなアイソクロナスパケットを作成し、IEEE1394バス110に出力する。このとき出力するチャンネルはoPCR[0]108のchannel numberに書き込まれている値によって決まる。bccを1にする直前までp2pが0、すなわちいずれの接続もされていない場合には、IEEE1394インタフェース109はchannel numberに書き込まれているチャンネルおよび必要な帯域を確保してから、IEEE1394バス110への出力を開始する。

【0035】

DV102は再生停止指示を受けると、oPCR[0]108内のbccを0に戻し、データ出力部107はIEEE1394インタフェース109への出力を停止し、IE

IEEE 1394 インタフェース109は IEEE 1394 バス110への出力を停止する。このとき bcc および p2p が共に 0 で、いずれの接続も行われていない状態になれば、IEEE 1394 インタフェース109は確保されているチャンネルおよび帯域のリソースを解放する。

【0036】

次に PC101の動作について説明する。

【0037】

DV用ドライバ104は、アプリケーション103から動作指示114として受信開始指示を受けると、まず DV102の oPCR [0] 108の値を取得するよう要求をリクエスト115として IEEE 1394 ドライバ105に送る。IEEE 1394 ドライバ105は、IEEE 1394 インタフェース106を通して、IEEE 1394 インタフェース109に oPCR [0] 108内のレジスタデータ117を送信してもらうように要求する。IEEE 1394 インタフェース109は、送信要求を受け取ると、oPCR [0] 108からレジスタデータ117を取り出し IEEE 1394 インタフェース106に送信する。IEEE 1394 ドライバ105は、IEEE 1394 インタフェース106が受け取ったレジスタデータ117を応答116として DV用ドライバ104に出力する。

【0038】

DV用ドライバ104は、レジスタデータ117の内容を見て、oPCR [0] 108の bcc が 1 であるか、p2p が 1 以上の値であれば、oPCR [0] 108内の p2p の値に 1 加えた値を oPCR [0] 108の p2p に代入したものを新たなレジスタデータ117として oPCR [0] 108に書き込む指示をリクエスト115として、IEEE 1394 ドライバ105に送信する。IEEE 1394 ドライバ105は、リクエスト115として oPCR [0] 108にレジスタデータ117を書き込む指示を受け取ると、IEEE 1394 インタフェース106を通して IEEE 1394 インタフェース109に oPCR [0] 108内のレジスタデータ117を書き換えてもらうように要求する。IEEE 1394 インタフェース109は、書き込み要求を受け取ると、新しいレジスタデータ117が正当な値であれば、新しいレジスタデータ117を oPCR [0] 108に書き込む。

【 0 0 3 9 】

その後DVドライバ104は、oPCR [0]108内のchannel numberで示されていた値、例えばch 6 3からデータ受信を開始する指示をリクエスト115としてIEEE 1 3 9 4ドライバ105に送信する。IEEE 1 3 9 4ドライバ105は、リクエスト115として受信開始指示を受け取ると、IEEE 1 3 9 4インタフェース106を通してIEEE 1 3 9 4バス110上のch 6 3からデータであるアイソクロナスパケットの受信を開始する。IEEE 1 3 9 4ドライバ105は、受信したアイソクロナスパケットからCIP112を取り出しDV用ドライバ104に出力する。DV用ドライバ104は、CIP112からパケットデータ201を取り出し、パケットデータ201からDVデータ111を作成し、アプリケーション103に出力する。

【 0 0 4 0 】

またDV用ドライバ104は、レジスタデータ117の内容を見て、oPCR [0]108のbccおよびp 2 pが共に0であれば、IEEE 1 3 9 4バス110で他の機器が使っていないチャンネル、例えばch 0をoPCR [0]108内のchannel numberに代入し、かつoPCR [0]108内のp 2 pの値に1加えた値をoPCR [0]108のp 2 pに代入したものを新たなレジスタデータ117としてoPCR [0]108に書き込む指示をリクエスト115として、IEEE 1 3 9 4ドライバ105に送信する。IEEE 1 3 9 4ドライバ105は、リクエスト115としてoPCR [0]108にレジスタデータ117を書き込む指示を受け取ると、IEEE 1 3 9 4インタフェース106を通してIEEE 1 3 9 4インタフェース109にoPCR [0]108内のレジスタデータ117を書き換えてもらうように要求する。IEEE 1 3 9 4インタフェース109は、書き込み要求を受け取ると、新しいレジスタデータ117が正しい値であれば、新しいレジスタデータ117をoPCR [0]108に書き込む。同時にDV用ドライバ104は、IEEE 1 3 9 4バス110のリソースであるch 0と必要な帯域の確保を行い、その後ch 0からデータ受信を開始する指示をリクエスト115としてIEEE 1 3 9 4ドライバ105に送信する。IEEE 1 3 9 4ドライバ105は、リクエスト115として受信開始指示を受け取ると、IEEE 1 3 9 4インタフェース106を通してIEEE 1 3 9 4バス110上のch 0からデータである

アイソクロナスパケットの受信を開始する。DV102がデータを出力していない場合には、IEEE 1394 ドライバ105はデータが出力されるまで待機する。

【0041】

以降の動作は、OPCR [0] 108のbccが1である場合と同様である。

【0042】

一方、DV用ドライバ104は、アプリケーション103から動作指示114として受信停止指示を受けると、まずIEEE 1394 バス110からデータを受信するのを停止する指示をリクエスト115としてIEEE 1394 インタフェース105に送信する。IEEE 1394 インタフェース105は受信停止指示を受け取ると、IEEE 1394 バス110からデータを受信するのを停止する。

【0043】

次にDV用ドライバ104は、アプリケーション103から動作指示114として受信停止指示を受けると、DV102のOPCR [0] 108の値を取得するよう要求をリクエスト115としてIEEE 1394 ドライバ105に送る。DV用ドライバ104は、OPCR [0] 108内のp2pの値から1引いた値をOPCR [0] 108のp2pに代入したものを新たなレジスタデータ117としてOPCR [0] 108に書き込む指示をリクエスト115として、IEEE 1394 ドライバ105に送信する。上記と同様の動作によって、DV102のOPCR [0] 108の値を変更する。OPCR [0] 108のbccが0でかつ先にDV用ドライバ104がIEEE 1394 バス110のリソースを確保していたのであれば、このとき同時にDV用ドライバ104はIEEE 1394 バス110のリソースを解放する。このときDV用ドライバ104は、必要であればOPCR [0] 108のchannel numberの値を元に戻す。

【0044】

以上の動作において、DV102のOPCR [0] 108の値およびIEEE 1394 バス110のリソースを誰が確保し、誰が解放するかを表にしたものの一例が図12から図15である。

【0045】

DV102の再生開始とPC101の受信開始とどちらが先に行われたか、またDV102の再生停止とPC101の受信停止のどちらが先に行われたかで合計4通りの動

作が考えれる。

【 0 0 4 6 】

図 1 2 は、P C 1 0 1 の受信開始と D V 1 0 2 の再生停止が先である場合である。P C 1 0 1 が受信を開始するときには、D V 1 0 2 の再生が開始されていないので o P C R [0] 1 0 8 の b c c および p 2 p は共に 0 である。このため P C 1 0 1 は o P C R [0] 1 0 8 の c h a n n e l n u m b e r を c h 0 に、p 2 p を 1 に変更し、かつ I E E E 1 3 9 4 バス 1 1 0 のリソースを確保する。D V 1 0 2 が再生を開始するときには、すでに p 2 p が 1 すなわちポイントツーポイント接続がされている状態なので、リソースの確保は行わず、b c c を 1 に変更する。

【 0 0 4 7 】

D V 1 0 2 が再生を停止したときには、まだ p 2 p が 1 すなわちポイントツーポイント接続がされている状態なので、リソースの解放を行わず、b c c を 0 に戻す。

【 0 0 4 8 】

P C 1 0 1 が受信を停止したときには、P C 1 0 1 は o P C R [0] 1 0 8 の c h a n n e l n u m b e r を c h 6 3 に戻し、同時に p 2 p も 0 に戻す。この時点で D V 1 0 2 は再生していないので o P C R [0] 1 0 8 の b c c も 0 である。このため P C 1 0 1 は I E E E 1 3 9 4 バス 1 1 0 のリソースを解放する。

【 0 0 4 9 】

図 1 3 は、P C 1 0 1 の受信開始と P C 1 0 1 の受信停止が先である場合である。P C 1 0 1 が受信を開始するときには、D V 1 0 2 の再生が開始されていないので o P C R [0] 1 0 8 の b c c および p 2 p は共に 0 である。このため P C 1 0 1 は o P C R [0] 1 0 8 の c h a n n e l n u m b e r を c h 0 に、p 2 p を 1 に変更し、かつ I E E E 1 3 9 4 バス 1 1 0 のリソースを確保する。D V 1 0 2 が再生を開始するときには、すでに p 2 p が 1 すなわちポイントツーポイント接続がされている状態なので、リソースの確保を行わず、b c c を 1 に変更する。

【 0 0 5 0 】

P C 1 0 1 が受信を停止したときには、P C 1 0 1 は o P C R [0] 1 0 8 の c h a n n e l n u m b e r を c h 6 3 に戻し、同時に p 2 p も 0 に戻す。この時点で D V

102はまだ再生しているので、PCR [0] 108のbccは1である。このためPC101はIEEE 1394バス110のリソースを解放しない。

【0051】

DV102が再生を停止したときには、bccを0に戻すが、すでにp2pも0になっており、いずれの接続もされていないので、DV102はIEEE 1394バス110のリソースを解放する。

【0052】

図14は、DV102の再生開始とPC101の受信停止が先である場合である。DV102が再生を開始するときには、まだp2pは0すなわちポイントツーポイント接続がされていない状態なので、DV101はリソースの確保を行い、さらにbccを1にする。

【0053】

PC101が受信を開始するときには、すでにDV102の再生が開始されており、PCR [0] 108のbccは1である。このためPC101はPCR [0] 108のp2pを1に変更するだけで、channel numberは変更せず、またIEEE 1394バス110のリソースの確保も行わない。

【0054】

PC101が受信を停止したときには、PC101はPCR [0] 108のp2pを0に戻す。この時点でDV102はまだ再生しているのでPCR [0] 108のbccは1である。このためPC101はIEEE 1394バス110のリソースを解放する必要はない。

【0055】

DV102が再生を停止したときには、bccを0に戻すが、すでにp2pも0になっており、いずれの接続もされていないので、DV102はIEEE 1394バス110のリソースを解放する。

【0056】

図15は、DV102の再生開始とDV102の受信停止が先である場合である。DV102が再生を開始するときには、まだp2pは0すなわちポイントツーポイント接続がされていない状態なので、DV101はリソースの確保を行い、さらにb

c c を 1 にする。

【 0 0 5 7 】

P C 1 0 1 が受信を開始するときには、すでに D V 1 0 2 の再生が開始されており o P C R [0] 1 0 8 の b c c は 1 である。このため P C 1 0 1 は o P C R [0] 1 0 8 の p 2 p を 1 に変更するだけで、channel number は変更せず、また I E E E 1 3 9 4 バス 1 1 0 のリソースの確保も行わない。

【 0 0 5 8 】

D V 1 0 2 が再生を停止したときには、まだ p 2 p が 1 すなわちポイントツーポイント接続がされている状態なので、リソースの解放を行わず、b c c を 0 に戻す。

【 0 0 5 9 】

P C 1 0 1 が受信を停止したときには、P C 1 0 1 は o P C R [0] 1 0 8 の p 2 p を 0 に戻す。この時点で D V 1 0 2 は再生していないので o P C R [0] 1 0 8 の b c c も 0 である。このとき P C 1 0 1 は I E E E 1 3 9 4 バス 1 1 0 のリソースを解放する必要があるが、I E E E 1 3 9 4 ドライバ 1 0 5 および D V 用ドライバ 1 0 4 は自分が確保したリソースでなければ解放できないという特徴を持っているため、リソースの解放を行えないことになる。

【 0 0 6 0 】

すなわち、D V 1 0 2 等の I E E E 1 3 9 4 バス 1 1 0 に接続されている機器は一般に他の機器が確保したリソースを解放することが出来る。これに対して、Windows 9 8 が搭載されている P C 1 0 1 では、自らが確保したリソースは解放できるが、他の機器が確保したリソースを解放することが出来ないという特徴を持っている。

【 0 0 6 1 】

前述したように、I E C 6 1 8 8 3 では、あるチャンネルにおいていずれかの接続を最初に行った機器がこれらのリソースを確保し、最後に接続を切った機器がこれらのリソースを解放しなければならないことになっている。従って、I E C 6 1 8 8 3 の規格に従えば P C 1 0 1 0 がリソースを解放すべきであるが、P C 1 0 1 の特徴によりリソースを解放することが出来ない。

【 0 0 6 2 】

一度リソースの解放が正しく行われないと、IEEE 1394 バス110にバスリセットを発生させないとそれらのリソースを再び使用できない。

【 0 0 6 3 】

【発明が解決しようとする課題】

しかしながら上記した従来の構成では、図15のような順序で動作を行った場合、IEEE 1394 バスのリソースの解放を正しく行えず、それ以降それらのリソースを使用できなくなるという問題点があった。

【 0 0 6 4 】

本発明はこのような従来の問題点を鑑みてなされたものであって、IEEE 1394 バスのリソースを常に正しく解放できるデータ伝送方法を提供することを目的とするものである。

【 0 0 6 5 】

【課題を解決するための手段】

上述した課題を解決するために、第1の本発明（請求項1に対応）は、IEC 61883 準拠のデータ受信装置と、IEC 61883 準拠のデータ送信装置とがIEEE 1394 バスに接続されている場合、

前記データ受信装置が、IEEE 1394 インタフェースと、前記IEEE 1394 バスに接続されている機器の全部または一部を制御する機器制御手段とを有するパーソナルコンピュータである場合、

前記データ受信装置は、受信開始指示を受け取ると、前記データ送信装置がブロードキャスト伝送を用いて出力データを前記IEEE 1394 バスに出力しているかどうかを判断し、

前記データ送信装置がブロードキャスト伝送を用いて前記出力データを前記IEEE 1394 バスに出力している場合に、

前記データ受信装置は前記データ送信装置にポイントツーポイント接続を張らずに前記出力データの受信を行うことを特徴とする受信方法である。

【 0 0 6 6 】

また、第2の本発明（請求項2に対応）は、前記データ送信装置は、出力制御

レジスタを保有しており、

前記出力制御レジスタには、ブロードキャスト伝送を行っているかどうかを示すフラグと、前記出力データをどのチャンネルに出力するかを示すチャンネル番号とが含まれており、

前記データ受信装置が、前記パーソナルコンピュータである場合、

前記データ受信装置は、前記フラグを読むことにより、前記データ送信装置がブロードキャスト伝送を用いて前記出力データを前記 I E E E 1 3 9 4 バスに出力しているかどうかを判断し、

前記データ送信装置がブロードキャスト伝送を用いて前記出力データを前記 I E E E 1 3 9 4 バスに出力している場合には、

前記データ受信装置は、前記チャンネル番号の変更を行わず、前記チャンネル番号に記述されているチャンネルから前記出力データを受信することを特徴とする第 1 の本発明に記載の受信方法である。

【 0 0 6 7 】

また、第 3 の本発明（請求項 3 に対応）は、前記データ送信装置は、出力制御レジスタを保有しており、

前記出力制御レジスタには、内部にブロードキャスト伝送を行っているかどうかを示すフラグと、出力データをどのチャンネルに出力するかを示すチャンネル番号とが含まれており、

前記データ受信装置が、前記パーソナルコンピュータである場合、

前記データ受信装置は、前記フラグを読むことにより、前記データ送信装置がブロードキャスト伝送を用いて前記出力データを前記 I E E E 1 3 9 4 バスに出力しているかどうかを判断し、

前記データ受信装置は、前記チャンネル番号を任意の値 N（N は 0 から 6 3 までの整数）に変更した後、チャンネル番号が前記 N であるチャンネルから前記出力データを受信することを特徴とする第 1 の本発明に記載の受信方法である。

【 0 0 6 8 】

また、第 4 の本発明（請求項 4 に対応）は、前記データ送信装置が前記出力データを I E E E 1 3 9 4 バスに出力していない場合、

前記データ受信装置が、前記パーソナルコンピュータである場合、

前記データ受信装置は前記データ送信装置にポイントツーポイント接続を張った後、前記データ送信装置が前記出力データを前記 I E E E 1 3 9 4 バスに出力を開始すると同時に、前記データ受信装置は前記出力データの受信を行うことを特徴とする第 2 または 3 の本発明に記載の受信方法である。

【 0 0 6 9 】

また、第 5 の本発明（請求項 5 に対応）は、前記 I E E E 1 3 9 4 バスには、I E C 6 1 8 8 3 準拠の第 2 のデータ受信装置が接続されており、

前記データ送信装置が、前記第 2 のデータ受信装置に対しポイントツーポイント接続を張られているまたは張っている状態で、かつブロードキャスト伝送を用いずに、前記 I E E E 1 3 9 4 バスに前記出力データの出力を行っている場合には、

前記データ受信装置が、前記パーソナルコンピュータである場合、

前記データ受信装置は前記データ送信装置にポイントツーポイント接続を張り、前記出力データの受信を行うことを特徴とする第 2 から 4 の本発明のいずれかに記載の受信方法である。

【 0 0 7 0 】

また、第 6 の本発明（請求項 6 に対応）は、前記データ送信装置は、家庭用デジタル V C R であることを特徴とする第 1 から 5 の本発明のいずれかに記載の受信方法である。

【 0 0 7 1 】

また、第 7 の本発明（請求項 7 に対応）は、前記データ送信装置は、M P E G データを出力するセットトップボックスであることを特徴とする第 1 から 5 の本発明のいずれかに記載の受信方法である。

【 0 0 7 2 】

また、第 8 の本発明（請求項 8 に対応）は、第 1 から 7 の本発明のいずれかに記載の受信方法の全部または一部のステップの全部または一部の動作をコンピュータにより実行させるためのプログラム及び／またはデータを記録した記録媒体であって、

コンピュータにより読み取り可能なことを特徴とするプログラム記録媒体である。

【0073】

【発明の実施の形態】

(実施の形態1)

以下、本発明の第1の実施形態について、図1から図5および図10から図13を用いて説明する。

【0074】

DV102の構成および動作は従来例と同様であり、またPC101の構成も従来例と同様である。

【0075】

なお、本実施の形態のDV102は本発明のデータ送信装置の例であり、本実施の形態のPC101は本発明のパーソナルコンピュータの例であり、本実施の形態のDV用ドライバ104、IEEE1394ドライバ105は本発明の機器制御手段の例である。

【0076】

PC101の動作について説明する。

【0077】

DV用ドライバ104は、アプリケーション103から動作指示114として受信開始指示を受けると、まずDV102のPCR[0]108の値を取得するよう要求をリクエスト115としてIEEE1394ドライバ105に送る。IEEE1394ドライバ105は、IEEE1394インタフェース106を通して、IEEE1394インタフェース109にPCR[0]108内のレジスタデータ117を送信してもらうように要求する。IEEE1394インタフェース109は、送信要求を受け取ると、PCR[0]108からレジスタデータ117を取り出しIEEE1394インタフェース106に送信する。IEEE1394ドライバ105は、IEEE1394インタフェース106が受け取ったレジスタデータ117を応答116としてDV用ドライバ104に出力する。

【0078】

DV用ドライバ104は、レジスタデータ117の内容を見て、oPCR [0] 108のbccが1であれば、DV102に対してポイントツーポイント接続を張らず、すなわちそのままoPCR [0] 108内のchannel numberで示された値、例えばch 6 3からデータ受信を開始する指示をリクエスト115としてIEEE 1 3 9 4ドライバ105に送信する。IEEE 1 3 9 4ドライバ105は、リクエスト115として受信開始指示を受け取ると、IEEE 1 3 9 4インタフェース106を通してIEEE 1 3 9 4バス110上のch 6 3からデータであるアイソクロナスパケットの受信を開始する。

【0079】

以降の動作は従来例と同様である。

【0080】

またoPCR [0] 108のbccが0である場合の動作は従来例と同じである。

【0081】

一方、DV用ドライバ104は、アプリケーション103から動作指示114として受信停止指示を受けると、まずIEEE 1 3 9 4バス110からデータを受信するのを停止する指示をリクエスト115としてIEEE 1 3 9 4インタフェース105に送信する。IEEE 1 3 9 4インタフェース105は受信停止指示を受け取ると、IEEE 1 3 9 4バス110からデータを受信するのを停止する。

【0082】

次にDV用ドライバ104は、受信開始時にoPCR [0] 108内のp 2 pの値に1を加えてポイントツーポイント接続を行っている場合には、DV102のoPCR [0] 108の値を取得するよう要求をリクエスト115としてIEEE 1 3 9 4ドライバ105に送る。その後DV用ドライバ104は、oPCR [0] 108内のp 2 pの値から1引いた値をoPCR [0] 108のp 2 pに代入したものを新たなレジスタデータ117としてoPCR [0] 108に書き込む指示をリクエスト115として、IEEE 1 3 9 4ドライバ105に送信する。上記と同様の動作によって、DV102のoPCR [0] 108の値を変更する。oPCR [0] 108のbccが0でかつ先にDV用ドライバ104がIEEE 1 3 9 4バス110のリソースを確保していたのであれば、このとき同時にDV用ドライバ104はIEEE 1 3 9 4バス110のリソースを解放する。この

ときDV用ドライバ104は、必要であればoPCR[0]108のchannel numberの値を元に戻す。

【0083】

またDV用ドライバ104は、受信開始時にDV102に対してポイントツーポイント接続を張っていない場合には、そのまま何もせず処理を終了する。

【0084】

以上の動作において、DV102のoPCR[0]108の値およびIEEE1394バス110のリソースを誰が確保し、誰が解放するかを表にしたものの一例が図10から図13である。

【0085】

従来例と同様に、DV102の再生開始とPC101の受信開始とどちらが先に行われたか、またDV102の再生停止とPC101の受信停止のどちらが先に行われたかで合計4通りの動作が考えれる。

【0086】

図10は、DV101の再生開始とPC101の受信停止が先である場合である。DV102が再生を開始するときには、まだp2pは0すなわちポイントツーポイント接続がされていない状態なので、DV101はリソースの確保を行う。

【0087】

PC101が受信を開始するときには、すでにDV102の再生が開始されておりoPCR[0]108のbccは1である。このためPC101はchannel numberおよびp2pの値を何も変更せず、またIEEE1394バス110のリソースの確保も行わない。すなわちポイントツーポイント接続を行わず、ブロードキャスト伝送のみを使用することになる。

【0088】

PC101が受信を停止したときには、DV102はまだ再生しているのでoPCR[0]108のbccは1である。このためPC101はIEEE1394バス110のリソースを解放する必要はない。

【0089】

DV102が再生を停止したときには、bccを0に戻すが、p2pも0のまま

であり、いずれの接続もされていないので、DV102はIEEE 1394バス110のリソースを解放する。

【0090】

図11は、DV102の再生開始とDV102の受信停止が先である場合である。DV102が再生を開始するときには、まだp2pは0すなわちポイントツーポイント接続がされていない状態なので、DV101はリソースの確保を行う。

【0091】

PC101が受信を開始するときには、すでにDV102の再生が開始されておりPCR[0]108のbccは1である。このためPC101はPCR[0]108のp2pを1に変更するだけで、channel numberは変更せず、またIEEE 1394バス110のリソースの確保も行わない。

【0092】

DV102が再生を停止したときには、やはりp2pが0すなわちポイントツーポイント接続がされていない状態なので、DV102はリソースの解放を行う。

【0093】

PC101が受信を停止したときには、すでにDV102はIEEE 1394バス110のリソースを解放しており、PC101は受信を停止するだけでよい。

【0094】

PC101の受信開始を先に行う場合の動作は、従来例と同じく図12および図13のようになる。

【0095】

以上により、PC101が自らが確保したリソースは解放出来るが、他の機器が確保したリソースは解放することが出来ないという特徴を持っている場合でも、PC101の受信開始/停止、DV102の再生開始/停止がどういう順序で行われても、IEEE 1394バス105のリソースの確保・解放を必ず正しく行われるようになる。

【0096】

なお、DV102のPCR[0]108に初期状態で書き込まれているchannel numberの値はch63としたが、0から63のいずれかの整数値であ

れば構わない。

【 0 0 9 7 】

また P C 1 0 1 が、D V 1 0 2 に対してポイントツーポイント接続を行ったときに、D V 1 0 2 の o P C R [0] 1 0 8 の c h a n n e l n u m b e r の値を c h 0 にするとしたが、すでに他の機器が確保していないチャンネルであれば 0 から 6 3 のうちのいずれかの整数値でも構わない。

【 0 0 9 8 】

また I E E E 1 3 9 4 バス 1 1 0 上には、P C 1 0 1 と D V 1 0 2 とが接続されているとしたが、他の I E E E 1 3 9 4 機器が接続されていても構わない。

【 0 0 9 9 】

また初期状態で D V 1 0 2 の o P C R [0] 1 0 8 の p 2 p は 0、すなわち D V 1 0 2 は他のいずれの機器との間でポイントツーポイント接続が張られていない状態であるとしたが、初期状態で D V 1 0 2 は他の機器との間にポイントツーポイント接続が張られていても構わない。

【 0 1 0 0 】

また、本実施の形態では、P C 1 0 1 の動作を説明したが、本実施の形態の P C 1 0 1 以外の機器すなわち他の機器が確保したリソースを解放することが出来る機器が D V 1 0 2 からデータを受信する場合、本実施の形態の P C 1 0 1 の動作と同様の動作をしても構わないし、あるいは従来技術で説明した P C 1 0 1 と同様の動作をしても構わない。

【 0 1 0 1 】

また、データ受信装置は、ハードウェア、ソフトウェアもしくはその両方を用いて構成されていても構わない。

【 0 1 0 2 】

また、本発明の受信方法の全部または一部のステップの全部または一部の動作をコンピュータにより実行させるためのプログラム及び／またはデータを記録したプログラム記録媒体であって、コンピュータにより読み取り可能であり、読み取られた前記プログラム及び／またはデータが前記コンピュータと協働して前記機能を実行することを特徴とするプログラム記録媒体も本発明に属する。

【0 1 0 3】

【発明の効果】

以上説明したように、本発明によれば、データ送信装置がすでにブロードキャスト伝送で送信を行っている場合には、データ受信装置はポイントツーポイント接続を張らずにブロードキャスト伝送で受信を行うようにすることで、データ伝送終了時に I E E E 1 3 9 4 バスのリソースを常に正しく解放する事が可能となった。

【図面の簡単な説明】

【図 1】

本発明の第 1 実施形態および従来例におけるデータ送信装置およびデータ受信装置の例を示す図

【図 2】

C I P 112 の構成例を示す図

【図 3】

アイソクロナスパケットの構成例を示す図

【図 4】

o P C R の構成を示す図

【図 5】

i P C R の構成を示す図

【図 6】

I E C 6 1 8 8 3 におけるブロードキャスト伝送の概念図

【図 7】

I E C 6 1 8 8 3 におけるポイントツーポイント伝送の概念図

【図 8】

I E C 6 1 8 8 3 におけるブロードキャスト伝送とポイントツーポイント伝送とが同時に行われているときの状態を表す概念図

【図 9】

送信装置 602 の i P C R [0]、および受信装置 601 の o P C R [0] の値の一例を示す図

【図 1 0】

○ P C R [0] 108 内の値の遷移を示す図

【図 1 1】

○ P C R [0] 108 内の値の遷移を示す図

【図 1 2】

○ P C R [0] 108 内の値の遷移を示す図

【図 1 3】

○ P C R [0] 108 内の値の遷移を示す図

【図 1 4】

○ P C R [0] 108 内の値の遷移を示す図

【図 1 5】

○ P C R [0] 108 内の値の遷移を示す図

【符号の説明】

101 P C

102 D V

103 アプリケーション

104 D V 用ドライバ

105 I E E E 1 3 9 4 ドライバ

106 I E E E 1 3 9 4 インタフェース

107 データ出力部

108 ○ P C R [0]

109 I E E E 1 3 9 4 インタフェース

110 I E E E 1 3 9 4 バス

111 D V データ

112 C I P

114 動作指示

115 リクエスト

116 応答

117 レジスタデータ

201 パケットデータ

202 C I Pヘッダ

301 アイソクロナスヘッダ

302 ヘッダCRC

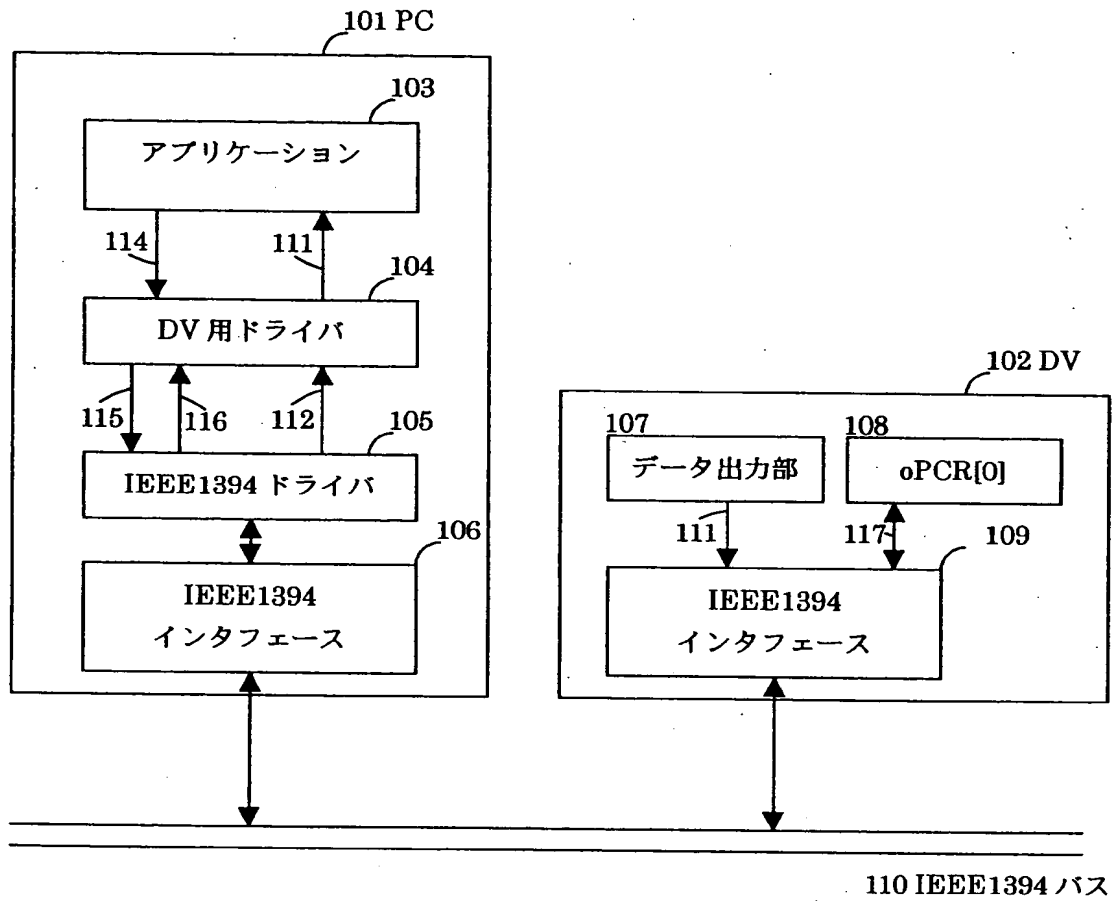
303 データCRC

601 受信装置

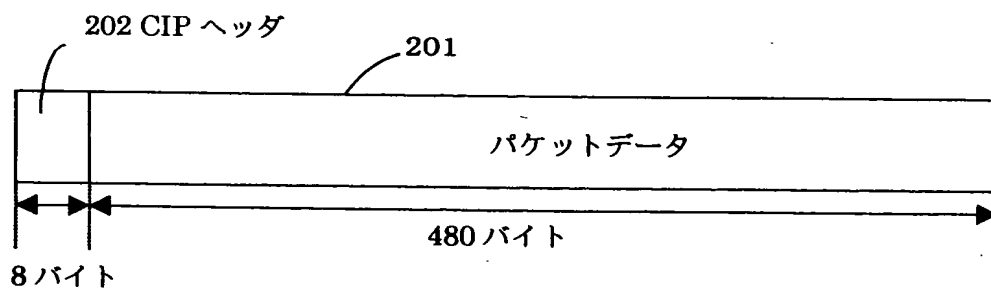
602 送信装置

【書類名】 図面

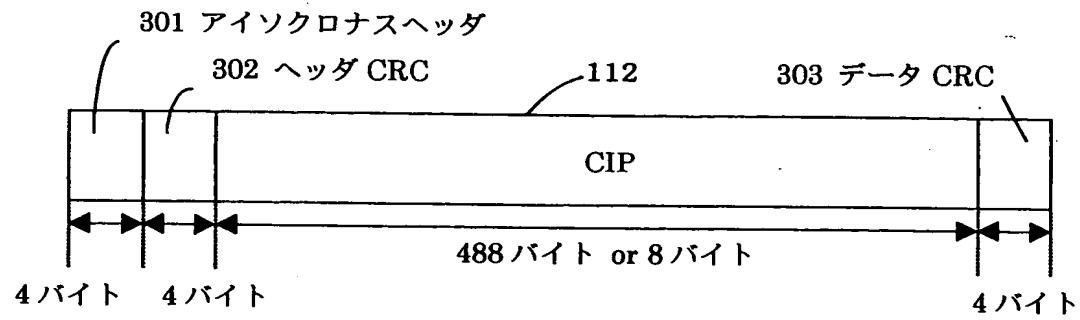
【図 1】



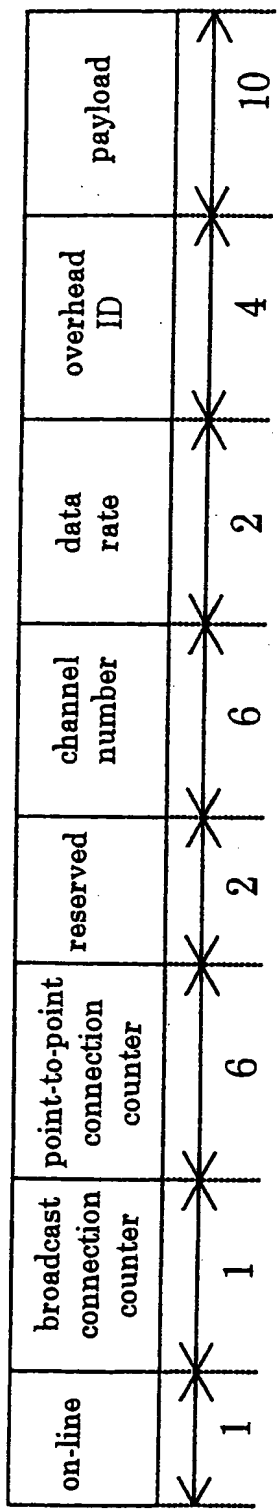
【図 2】



【図 3】

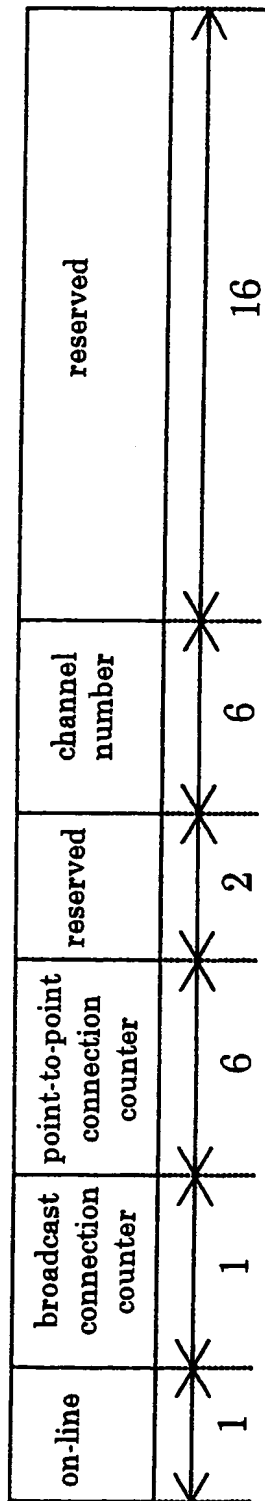


【図 4】



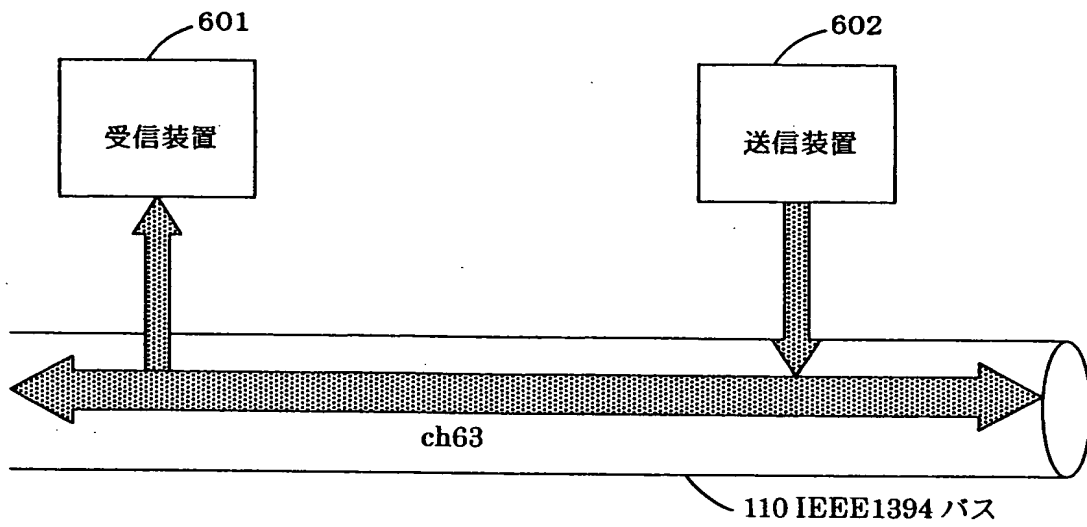
(単位はビット)

【図 5】

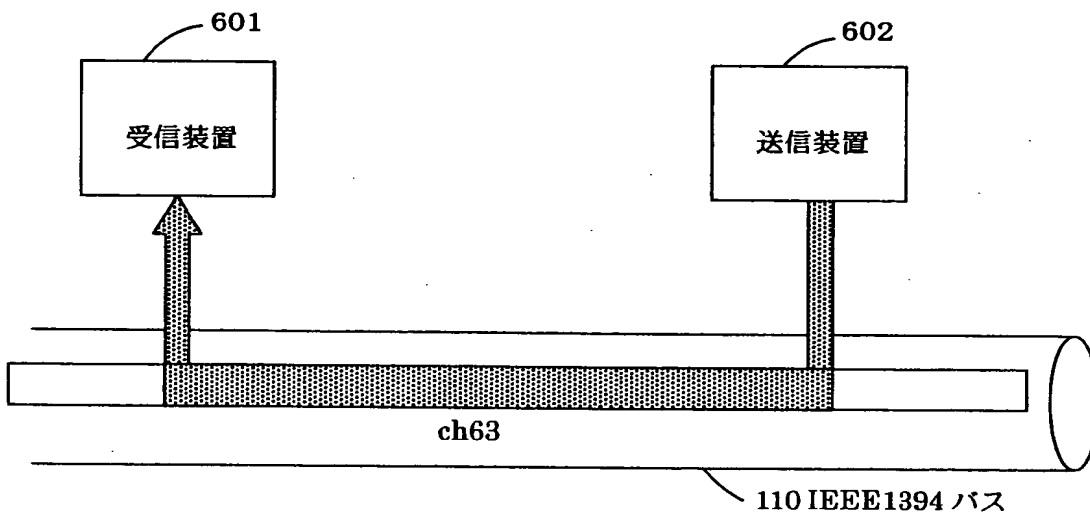


(単位はビット)

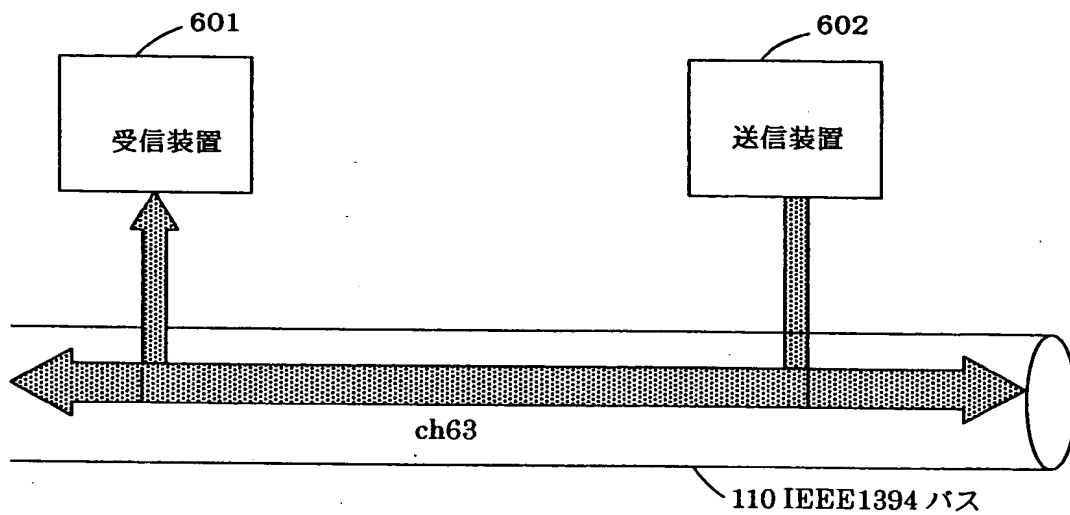
【図 6】



【図 7】



【図 8】



【図 9】

	受信装置 601 の iPCR[0]			送信装置 602 の oPCR[0]		
	bcc	p2p	channel number	bcc	p2p	channel number
初期状態	0	0	63	0	0	63
図 6	1	0	63	1	0	63
図 7	0	1	63	0	1	63
図 8	1/0	1	63	1	1	63

【図 1 0】

	bcc	p2p	channel number	備考
初期状態	0	0	63	
DV102 の再生開始	1	0	63	DV102 が リソースを確保
PC101 の受信開始	1	0	63	
PC101 の受信停止	1	0	63	
DV102 の再生停止	0	0	63	DV102 が リソースを解放

【図 1 1】

	bcc	p2p	channel number	備考
初期状態	0	0	63	
DV102 の再生開始	1	0	63	DV102 が リソースを確保
PC101 の受信開始	1	0	63	
DV102 の再生停止	0	0	63	DV102 が リソースを解放
PC101 の受信停止	0	0	63	

【図 1 2】

	bcc	p2p	channel number	備考
初期状態	0	0	63	
PC101 の受信開始	0	1	0	PC101 が リソースを確保
DV102 の再生開始	1	1	0	
DV102 の再生停止	0	1	0	
PC101 の受信停止	0	0	63	PC101 が リソースを解放

【図 1 3】

	bcc	p2p	channel number	備考
初期状態	0	0	63	
PC101 の受信開始	0	1	0	PC101 が リソースを確保
DV102 の再生開始	1	1	0	
PC101 の受信停止	1	0	63	
DV102 の再生停止	0	0	63	DV102 が リソースを解放

【図 1 4】

	bcc	p2p	channel number	備考
初期状態	0	0	63	
DV102 の再生開始	1	0	63	DV102 が リソースを確保
PC101 の受信開始	1	1	63	
PC101 の受信停止	1	0	63	
DV102 の再生停止	0	0	63	DV102 が リソースを解放

【図 1 5】

	bcc	p2p	channel number	備考
初期状態	0	0	63	
DV102 の再生開始	1	0	63	DV102 が リソースを確保
PC101 の受信開始	1	1	63	
DV102 の再生停止	0	1	63	
PC101 の受信停止	0	0	63	

【書類名】 要約書

【要約】

【課題】 I E E E 1 3 9 4 バス上で I E C 6 1 8 8 3 準拠の機器同士でデータ伝送を行う場合に、伝送終了時に I E E E 1 3 9 4 バスのリソースを常に正しく解放できるようにする。

【解決手段】 P C 101 は、データ受信を開始するときに、D V 102 がすでにブロードキャスト伝送でデータ送信を行っている場合には、D V 102 に対してポイントツーポイント接続を張らずに、ブロードキャスト伝送でデータ受信を行う。

【選択図】 図 1 1

出 願 人 履 歴 情 報

識別番号 [0 0 0 0 0 5 8 2 1]

1. 変更年月日	1 9 9 0 年 8 月 2 8 日
[変更理由]	新規登録
住 所	大阪府門真市大字門真 1 0 0 6 番地
氏 名	松下電器産業株式会社